

ชื่อเรื่องวิทยานิพนธ์

วงจรกรองกำลังแยกทีฟสำหรับระบบไฟฟ้าแบบสามเฟสสี่สาย
โดยใช้โครงข่ายประสาทเทียม

ชื่อผู้เขียน

นายจักรเพชร มั่นราช

วิศวกรรมศาสตรมหาบัณฑิต

สาขาวิชาวิศวกรรมไฟฟ้า

คณะกรรมการสอนวิทยานิพนธ์

ผู้ช่วยศาสตราจารย์ ดร.สุทธิชัย เปรมฤดิปเปรีชาณ	ประธานกรรมการ
ผู้ช่วยศาสตราจารย์ ดร.รวิทย์ พะยะติ	กรรมการ
ผู้ช่วยศาสตราจารย์ กัมปนาท รตเวสสนันท์	กรรมการ

บทคัดย่อ

วิทยานิพนธ์นี้นำเสนอเกี่ยวกับการออกแบบสร้างและทดสอบ ต้นแบบวงจรกรองกำลังแยกทีฟสำหรับระบบไฟฟ้าแบบสามเฟสสี่สาย โดยใช้วิธีควบคุมกระแสแบบชีสเตอริซีสเปรียบเทียบกับวิธีโครงข่ายประสาทเทียม มีวัตถุประสงค์เพื่อได้ผลการวิจัยเพื่อเป็นแนวทางใหม่ในการใช้งานวงจรกรองกำลังแยกทีฟสำหรับระบบไฟฟ้าแบบสามเฟสสี่สาย โดยใช้วิธีโครงข่ายประสาทเทียมเพื่อควบคุมกระแส ให้มีความเข้าใจทฤษฎีการแก้ไขปัญหาสารมอนิกในระบบไฟฟ้าแบบสามเฟสสี่สาย โดยใช้วงจรกรองกำลังแยกทีฟ และเข้าใจทฤษฎีและการประยุกต์ใช้งานโครงข่ายประสาทเทียม

การดำเนินงานประกอบด้วยการจำลองการทำงานของวงจรกรองกำลังแยกทีฟโดยใช้คอมพิวเตอร์เพื่อทดสอบการทำงานของกระบวนการควบคุมกระแสห้องวิธี คือวิธีชีสเตอริซีสและวิธีโครงข่ายประสาทเทียม และหาค่าองค์ประกอบต่างๆ และออกแบบสร้างวงจรกำลัง และวงจรควบคุม ขนาด 3 กิโลวัตต์ เพื่อให้สามารถลดกระแสสารมอนิกของแหล่งกำเนิดกำลังซึ่งจ่ายให้กับโหลดไม่เชิงเส้นสำหรับระบบไฟฟ้าแบบสามเฟสสี่สาย ให้ได้ค่าที่เอ Zac มีค่าน้อยกว่า 5% ตามมาตรฐาน IEEE 519-1992

ผลการทดสอบพบว่าวงจรกรองกำลังแยกทีฟ โดยใช้วิธีชีสเตอริซีส และวิธีโครงข่ายประสาทเทียมเพื่อควบคุมกระแสมีความสามารถในการแก้ไขปัญหาสารมอนิกที่เกิดขึ้นในระบบ

ไฟฟ้าโดยสามารถลดค่าที่เชื่อมิจาก 69.3% ให้เหลือ 11.5% และ 12.8% ตามลำดับ เมื่อความถี่สวิตชิ่งสูง สุดสำหรับการควบคุมกระแสทั้งสองวิธีคือ 5.2 กิกะเฮริตซ์ และพบว่าวิธีโครงข่ายประสาทเทียมมีความสามารถแทนนิวเคลียร์สเตอริซีตคือค่าแรงดันพริวของบัสกระແสดตรงมีค่าน้อยกว่าหนึ่นคือไอจีบีทีมีการสวิตชิ่งน้อยกว่า ซึ่งหมายความว่าความสัญเสียงเนื่องจากการสวิตชิ่งต่ำกว่า นอกจากนี้ยังมีความสามารถในการทนทานต่อความผิดพร่องสูงกว่าอีกด้วย

Thesis Title Active Power Filter for Three-Phase Four-Wire Electric System
Using Neural Networks
Author Mr. Chakphed Madtharad
M.Eng. Electrical Engineering
Examining Committee : Asst. Prof. Dr. Suttichai Prernrudeepreechacharn **Chairman**
Asst. Prof. Dr. Worawit Tayati **Member**
Asst. Prof. Kamphanat Ratawessanan **Member**

ABSTRACT

This thesis presents design and implementation of a prototype active power filter for three-phase four-wire electric system using current controller technique of hysteresis compare with neural networks. The purposes of this thesis are developed new method in using active power filter for three-phase four-wire electric system using neural networks for current controller, to understand the theory of solving harmonic problem in three-phase four-wire electric system using active power filter and to understand the application of neural networks.

This thesis discusses the simulation of active power filter using computer to test the operation of current controller technique, both hysteresis and neural networks. From simulation, we calculate all parameters and design a prototype of the power and control circuit of active power filter 3 kW to reduce total harmonic distortion (THD) to less than 5% complied with IEEE 519-1992 standard.

The experimental results show that hysteresis and neural networks current controller technique can reduce harmonics in three-phase four-wire electric system from 69.3% THD to 11.5% and to 12.8%, respectively at maximum switching frequency is 5.2 kHz for both of current controlled methods. The advantage of neural networks current controller technique over hysteresis current controller technique are less voltage ripple of DC bus, less switching loss. Furthermore neural networks current controller has better fault tolerance than hysteresis current controller.